メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
三菱電機 / MELSEC A	Serial	-	4	1C	A1SCPUC24-R2	A1SJ71E71-B*	X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） S（ステップリレー） B（リンクリレー） F（アナンシェータ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） D（データレジスタ） W（リンクレジスタ） R(ファイルレジスタ)
	Ethernet	TCP/UDP	ASCII	1E	A1SHCPU		
					A1SJHCPU		
					A1SCPUC24-R2		
					A2SHCPU		
					A2USCPU		
					A2USCPU-S1		
					A2USHCPU-S1		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
三菱電機 / MELSEC A (A1SJ)				3E	Q2ASCPU		SM（特殊リレー） SD（特殊レジスタ） X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） F（アナンシェータ） V（エッジリレー） B（リンクリレー） D（データレジスタ） W（リンクレジスタ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） SS（積算タイマ・接点） SC（積算タイマ・コイル） SN（積算タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） SB（リンク特殊リレー） SW（リンク特殊レジスタ） S（ステップリレー） DX（ダイレクト入力） DY（ダイレクト出力） Z（インデックスレジスタ） R（ファイルレジスタ） ZR（拡張ファイルレジスタ：連番）
					Q2ASCPU-S1		
					Q2ASHCPU		
					Q2ASHCPU-S1		
				1C	A1SHCPU		X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） S（ステップリレー） B（リンクリレー） F（アナンシェータ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） D（データレジスタ） W（リンクレジスタ） R(ファイルレジスタ)
					A1SJHCPU		
					A1SCPUC24-R2		
					A2SHCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Serial	−	4		A2USCPU	A1SJ71C24−R* A1SJ7UC24−R*	
					A2USHCPU−S1		
				4C	Q2ASCPU		SM（特殊リレー） SD（特殊レジスタ） X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） F（アナンシェータ） V（エッジリレー） B（リンクリレー） D（データレジスタ） W（リンクレジスタ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） SS（積算タイマ・接点） SC（積算タイマ・コイル） SN（積算タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） SB（リンク特殊リレー） SW（リンク特殊レジスタ） S（ステップリレー） DX（ダイレクト入力） DY（ダイレクト出力） Z（インデックスレジスタ） R（ファイルレジスタ） ZR（拡張ファイルレジスタ：連番）
					Q2ASCPU−S1		
					Q2ASHCPU		
					Q2ASHCPU−S1		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
					A1NCPU		X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） S（ステップリレー） B（リンクリレー） F（アナンシェータ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） D（データレジスタ） W（リンクレジスタ）
					A2NCPU		
					A2NCPU-S1		
					A3NCPU		
					A2UCPU		
				1E	A2UCPU-S1		X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） S（ステップリレー） B（リンクリレー） F（アナンシェータ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） D（データレジスタ） W（リンクレジスタ） R(ファイルレジスタ)
					A3UCPU		
	Ethernet	TCP/UDP	ASCII		A4UCPU	AJ71E71	

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
三菱電機 / MELSEC-A (AJ71)				3E	A2ACPU		SM（特殊リレー） SD（特殊レジスタ） X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） F（アナンシェータ） V（エッジリレー） B（リンクリレー） D（データレジスタ） W（リンクレジスタ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） SS（積算タイマ・接点） SC（積算タイマ・コイル） SN（積算タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） SB（リンク特殊リレー） SW（リンク特殊レジスタ） S（ステップリレー） DX（ダイレクト入力） DY（ダイレクト出力） Z（インデックスレジスタ） R（ファイルレジスタ） ZR（拡張ファイルレジスタ：連番）
					A2ACPU-S1		
					A3ACPU		
					Q2ACPU		
					Q2ACPU-S1		
					Q3ACPU		
					Q4ACPU		
					Q4ARCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
三菱電機 / MELSEC A (AJ71)	Serial	−	4	1C	A1NCPU	AJ71UC24	X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） S（ステップリレー） B（リンクリレー） F（アナンシェータ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） D（データレジスタ） W（リンクレジスタ）
					A2NCPU		X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） S（ステップリレー） B（リンクリレー） F（アナンシェータ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） D（データレジスタ） W（リンクレジスタ） R（ファイルレジスタ）
					A2NCPU-S1		
					A3NCPU		
					A2UCPU		
					A2UCPU-S1		
					A3UCPU		
					A4UCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
					A2ACPU		
					A2ACPU-S1		
					A3ACPU		
				4C	Q2ACPU		SM（特殊リレー） SD（特殊レジスタ） X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） F（アナンシェータ） V（エッジリレー） B（リンクリレー） D（データレジスタ） W（リンクレジスタ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値） SS（積算タイマ・接点） SC（積算タイマ・コイル） SN（積算タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） SB（リンク特殊リレー） SW（リンク特殊レジスタ） S（ステップリレー） DX（ダイレクト入力） DY（ダイレクト出力） Z（インデックスレジスタ） R（ファイルレジスタ） ZR（拡張ファイルレジスタ：連番）
					Q2ACPU-S1		
					Q3ACPU		
					Q4ACPU		
					Q4ARCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Ethernet	TCP/UDP	ASCII	1E	Q02CPU	QJ71E71(QJ71E71-100) QJ71E71-B2 A1SJ71QE71-B* AJ71QE71/AJ71QE71-B5	
					Q02HCPU-A		
					Q06HCPU-A		
				3E/4E	Q00JCPU		
					Q01CPU		
					Q02CPU		
					Q02HCPU		
					Q03UDCPU		
					Q06HCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
三菱電機 / MELSEC Q			BINARY	3E	Q12HCPU		SM（特殊リレー） SD（特殊レジスタ） X（入力リレー） Y（出力リレー） M（内部リレー） L（ラッチリレー） F（アナンシェータ） V（エッジリレー） B（リンクリレー） D（データレジスタ） W（リンクレジスタ） TS（タイマ・接点） TC（タイマ・コイル） TN（タイマ・現在値）
					Q25HCPU		
					Q02CPU		
					Q02HCPU		
					Q03UDCPU		
					Q06HCPU		
					Q12HCPU		
					Q25HCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Serial	−	4	1C	Q02CPU	AJ71QC24 AJ71QC24N A1SJ71QC24 A1SJ71QC24N QJ71C24 QJ71C24-R2	SS（積算タイマ・接点） SC（積算タイマ・コイル） SN（積算タイマ・現在値） CS（カウンタ・接点） CC（カウンタ・コイル） CN（カウンタ・現在値） SB（リンク特殊リレー） SW（リンク特殊レジスタ） S（ステップリレー） DX（ダイレクト入力） DY（ダイレクト出力） Z（インデックスレジスタ） R（ファイルレジスタ） ZR（拡張ファイルレジスタ：連番）
					Q02HCPU-A		
					Q06HCPU-A		
				4C	Q00JCPU		
					Q01CPU		
					Q02CPU		
					Q02HCPU		
					Q03UDCPU		
					Q06HCPU		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
					Q12HCPU		
					Q25HCPU		
三菱電機 / MELSEC IQ-Fシリーズ	Ethernet	TCP/UDP	BINARY	3E	FX5U CPU FX5UC CPU	CPU内蔵	
			ASCII	3E/4E			
	Serial	-	4	4C		FX5-232ADP FX5-485ADP	
三菱電機 / MELSEC IQ-Rシリーズ	Ethernet	TCP/UDP	ASCII	3E/4E	R04CPU R16CPU R120CPU R08CPU R32CPU R04ENCPU R16ENCPU R120ENCPU R08ENCPU R32ENCPU R08PCPU R32PCPU R6RFM R16PCPU R120PCPU	RJ71EN71	
			BINARY	3E			
	Serial	-	4	4C		RJ71C24-R2 RJ71C24-R4	

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
三菱電機 / MELSEC FXシリーズ	Ethernet	TCP/UDP	ASCII	1E	FX1N CPU FX1NC CPU FX1S CPU FX3GC CPU FX3S CPU FX3U CPU FX3G CPU	FX3U-ENET-L FX3U-ENET-ADP	X（入力リレー） Y（出力リレー） M（内部リレー） S（ステップリレー） TS（タイマ・接点） TN（タイマ・現在値） CS（カウンタ・接点） CN（カウンタ・現在値） D（データレジスタ） R（ファイルレジスタ）
			BINARY				
	Serial	－	4	1C		FX2NC-232ADP FX2NC-485ADP FX3U-232ADP-MB FX3U-485ADP-MB	
オムロン / SYSMAC C	Serial	－	ASCII	C Command	C500	C500-LK201-V1 LK202-V1 C200H-LK201-V1 LK201-V1	CIO（チャネルI/O：入出力リレー） HR（保持リレー） TC（タイマ・接点） DM（データメモリ） AR（補助記憶リレー） EM（拡張データメモリ）
					C1000H		
					C2000H		
					C200H		
					CS1H-CPU67H		
					CS1H-CPU66H		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
オムロン / STSMAC CS	Ethernet	UDP	BINARY	FINS Ethernet	CS1H-CPU65H	CS1W-ETN11 CS1W-ETN21	
					CS1H-CPU64H		
					CS1H-CPU63H		
					CS1G-CPU45H		
					CS1G-CPU44H		
					CS1G-CPU43H		
					CS1G-CPU42H		
					CS1H-CPU67H		
					CS1H-CPU66H		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Serial	-	ASCII	FINS Serial	CS1H-CPU65H	CS1W-SCU**-V1 CS1W-SCU**-V1	CIO（チャネルI/O：入出力リレー） W（内部補助リレー） H（保持リレー） A（特殊補助リレー） T（タイマ・現在値） C（カウンタ・現在値） D（データメモリ） E（拡張データメモリ） TK（タスクフラグ） CLK（クロックパルス） CFLAG（コンディションフラグ）
					CS1H-CPU64H		
					CS1H-CPU63H		
					CS1G-CPU45H		
					CS1G-CPU44H		
					CS1G-CPU43H		
					CS1G-CPU42H		
					CJ1H-CPU66H		
					CJ1H-CPU65H		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
オムロン / SYSMAC CJ	Ethernet	UDP	BINARY	FINS Ethernet	CJ1G-CPU45H	CJ1W-ETN11 CJ1W-ETN21	
					CJ1G-CPU44H		
					CJ1G-CPU43H		
					CJ1G-CPU42H		
					CJ1G-CPU45		
					CJ1G-CPU44		
					CJ2M-CPU*	CPUに内蔵	
					CJ1H-CPU66H		
					CJ1H-CPU65H		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Serial	-	ASCII	FINS Serial	CJ1G-CPU45H	CJ1W-SCU21/32/41 CJ1W-SCU22/32/42	
					CJ1G-CPU44H		
					CJ1G-CPU43H		
					CJ1G-CPU42H		
					CJ1G-CPU45		
					CJ1G-CPU44		
					CJ2M-CPU*	CP1W-CIF01/11/12-V1	
					CPU412		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
SIEMENS	Serial		BINARY	RK512	CPU414		
					CPU416		
					CPU417		
オムロン / SYSMAC CP	Ethernet	UDP	BINARY	FINS Ethernet	CP1E-N30DR-A CP1E-N30DT-A CP1E-N30DT1-A CP1E-N30DR-D CP1E-N30DT-D CP1E-N30DT1-D CP1E-N40DR-A CP1E-N40DT-A CP1E-N40DT1-A CP1E-N40DR-D CP1E-N40DT-D CP1E-N40DT1-D CP1E-N60DR-A CP1E-N60DT-A CP1E-N60DT1-A CP1E-N60DR-D CP1E-N60DT-D CP1E-N60DT1-D CP1E-NA20DR-A CP1E-NA20DT-D CP1E-NA20DT1-D	CP1W-CIF41	CIO（チャネルI/O：入出力リレー） W（内部補助リレー） H（保持リレー） A（特殊補助リレー） T（タイマ・現在値） C（カウンタ・現在値） D（データメモリ）
	Serial	－	ASCII	FINS Serial		CP1W-CIF01/11/12	

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
JTEKT / TOYOPUC	Ethernet	TCP	ASCII	コンピュータリンク	PC10G-CPU	2PORT-EFR	K（キープリレー） V（特殊リレー） TC(タイマ/カウンタ) L（リンクリレー） X（入力リレー） Y（出力リレー） M（内部リレー） S（特殊レジスタ） N（タイマ / カウンタ現在値） R（リンクレジスタ） D（データレジスタ） B（ファイルレジスタ） EK（拡張キープリレー） EV（拡張特殊リレー） ETC(拡張タイマ/カウンタ) EL（拡張リンクリレー） EX（拡張入力リレー） EY（拡張出力リレー） EM（拡張内部リレー） ES（特殊レジスタ） EN（拡張現在値レジスタ） H（拡張設定値レジスタ） U（拡張データレジスタ） GX（拡張入力リレー） GY（拡張出力リレー） GM（拡張内部リレー） EB（拡張バッファレジスタ）
	Serial	－	ASCII	コンピュータリンク	PC10G-CPU	CPUに内蔵	P（エッジ検出） K（キープリレー） V（特殊リレー） TC(タイマ/カウンタ) L（リンクリレー） X（入力リレー） Y（出力リレー） M（内部リレー） S（特殊レジスタ） N（タイマ / カウンタ現在値） R（リンクレジスタ） D（データレジスタ）

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
MODBUS	Ethernet	TCP	TCP	N/A	各メーカー参照		Coil（コイル） InputStatus（入力ステータス） HoldingRegister（保持レジスタ） InputRegister（入力レジスタ）
	Serial	−	RTU	N/A			
			ASCII		AFP7CPS41E(S)	AFP7CCET1 CPUに内蔵	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） T（タイマ接点） C（カウンタ接点） DT（データレジスタ） LD（リンクレジスタ）
					AFP7CPS31E(S)		
					AFPX−C60	AFPX−COM5	
					AFPX−C14		
					AFPX−C30		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Ethernet	TCP		Ethernet	FP2-C1 FP2-C1D FP2-C1SL	FP2-ET1 FP2-ET2	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） T（タイマ接点） C（カウンタ接点） DT（データレジスタ） LD（リンクレジスタ） FL（ファイルレジスタ）
					FP2-C2L FP2-C2 FP2-C2P FP2-C4P	FP2-VE2	
					AFP0HC32ET AFP0HC32EP	CPUに内蔵	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） T（タイマ接点） C（カウンタ接点） DT（データレジスタ） LD（リンクレジスタ）
					AFPXHM8N16T	CPUに内蔵 AFPX-COM5	
			BINARY		AFP7CPS41E(S)	AFP7CCET1 CPUに内蔵	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） DT（データレジスタ） LD（リンクレジスタ）
					AFP7CPS31E(S)		
					FP2-C1 FP2-C1D FP2-C1SL	FP2-ET1 FP2-ET2	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） DT（データレジスタ） LD（リンクレジスタ） FL（ファイルレジスタ）
					FP2-C2L FP2-C2 FP2-C2P FP2-C3P	FP2-VE2	
					AFP0HC32ET AFP0HC32EP	CPUに内蔵	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） DT（データレジスタ） LD（リンクレジスタ）

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
Panasonic					AFP7CPS41E(S)	AFP7CCS1 AFP7CCS2 AFP7CCM1 AFP7CCM2 AFP7CCS1M1 CPUに内蔵	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） T（タイマ接点） C（カウンタ接点） DT（データレジスタ） LD（リンクレジスタ）
					AFP7CPS31E(S)		
					AFP7CPS31(S)		
					AFP7CPS21		
					AFPX-C60	AFPX-COM1 AFPX-COM2 AFPX-COM3 AFPX-COM4 AFPX-COM5 AFPX-COM6	
					AFPX-C14		
					AFPX-C30		
					AFPX0L40MR	CPUに内蔵	
					AFPX0L60MR		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Serial	-	ASCII	Serial	FPG-C32T	FPG-COM1 FPG-COM2 FPG-COM3 FPG-COM4	
					FPG-C32TTM		
					FPG-C32TH		
					FPG-C32THTM		
					AKW7111	CPUに内蔵	DT（データレジスタ）
					AKW7111B		
					FP2-C1 FP2-C1D FP2-C1SL	FP2-CCU FP2-MCU	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） T（タイマ接点） C（カウンタ接点） DT（データレジスタ） LD（リンクレジスタ） FL（ファイルレジスタ）
					FP2-C2L FP2-C2 FP2-C2P FP2-C3P	FP2-CB232 FP2-CB422 FP2-CB485	

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
					AFP0HC32T AFP0HC32P AFP0HC32ET AFP0HC32EP	AFP0HCCS1 AFP0HCCS2 AFP0HCCM1 AFP0HCCS1M1	X（外部入力） Y（外部出力） R（内部リレー ） L（リンクリレー） T（タイマ接点） C（カウンタ接点） DT（データレジスタ） LD（リンクレジスタ）
					AFPXHM8N16T	CPUに内蔵 AFPX-COM1 AFPX-COM2 AFPX-COM3 AFPX-COM4 AFPX-COM5 AFPX-COM6	
					AFPE214322 AFPE214325 AFPE224300 AFPE224302 AFPE224305	CPUに内蔵	X（外部入力） Y（外部出力） R（内部リレー ） T（タイマ接点） C（カウンタ接点） DT（データレジスタ）
					KV-NC32T	KV-NC1EP	R（リレー） B（リンクリレー） MR（内部補助リレー） DM（データメモリ） W（リンクレジスタ） T(タイマ) C(カウンタ)
					KV-N24*		
					KV-N40*		
					KV-N60*		

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
KEYENCE	Ethernet	TCP	ASCII	Ethernet	KV-8000	KVXLE02 KVLE2*V CPU内蔵	R（リレー） B（リンクリレー） MR（内部補助リレー） DM（データメモリ） FM（拡張データメモリ） ZF（ファイルレジスタ） W（リンクレジスタ） T(タイマ) C(カウンタ)
					KV-7500	KVXLE02 KVLE2*V CPU内蔵	
					KV-7300		
					KV-5500	KVLE2*V CPU内蔵	
					KV-5000		
					KV-3000		
					KV-NC32T	KV-NC10L KV-NC20L CPUに内蔵	

メーカー / シリーズ	通信方式	プロトコル	フォーマット	フレーム	CPU正式名称	ユニット型式	デバイス
	Serial	−	ASCII	Serial	KV−N14*	KV−N10L KV−N11L CPUに内蔵	R（リレー） B（リンクリレー） MR（内部補助リレー） DM（データメモリ） W（リンクレジスタ） T(タイマ) C(カウンタ)
					KV−N40*		
					KV−N24*		
					KV−N60*		
					KV−8000	KVXL202 KVXL402 KVL2*V	R（リレー） B（リンクリレー） MR（内部補助リレー） DM（データメモリ） FM（拡張データメモリ） ZF（ファイルレジスタ） W（リンクレジスタ） T(タイマ) C(カウンタ)
					KV−7500	KVXL202 KVXL402 KVL2*V CPUに内蔵	
					KV−7300		
					KV−5500	KVLE2*V	
					KV−5000		
					KV−3000		