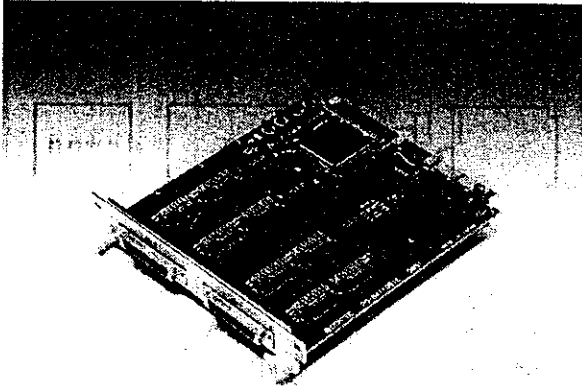


非絶縁型パラレル出力モジュール

PO-64T(98)E

¥35,000



PO-64T(98)Eに接続できるデジタル信号は、出力信号64点で、それぞれ8つのグループに分かれています。1つのグループは8点単位で構成され、それぞれ出力ポートに対応しています。このボードを装着したコンピュータのOUT命令実行で8点単位の出力が容易に行えます。

特 長

- 8点を1グループとして合計8グループ、64点のオープンコレクタ方式によるデジタル信号が出力できます。
- 汎用の出力機能のほかに、オプション機能を用意しています。

仕 様

- ・ 出力形式 : 非絶縁オープンコレクタ出力（負論理）
- ・ 定格（出力耐圧） : 最大DC30V
- ・ 定格（出力電流） : 最大40mA（1点当たり）
- ・ 出力信号の点数 : 64点
- ・ 出力表示 : なし
- ・ 出力保護回路 : なし
- ・ 応答時間 : 200nsec以内（プルアップ抵抗値により変化）
- ・ I/Oアドレス : <汎用出力機能使用時>
8ビット×8ポート占有
<オプション機能使用時>
8ビット×16ポート占有
（入力部／出力部共通）
- ・ 消費電流 : DC5V 300mA MAX
- ・ 使用条件 : 0～50℃ 20～90%RH 結露なし
- ・ 信号延長可能距離 : 1.5m程度（配線環境による）
- ・ 外形寸法 : 169.4×164.0×25.0mm
- ・ ボード本体の重量 : 190g

機能

●汎用出力機能

このボードは、最大64点のデジタル信号を、8点単位で構成されるグループで外部装置に書き出します。パソコンからのこのボードに対するアクセスは、任意に設定できる8つの出力ポートを介して行います。OUT命令の実行によって出力ポートにデータを書き出すと、その出力ポートに該当するラッチ回路にデータが保持されます。そして、デジタル信号はTTLドライバを通じて、接続されている外部装置にグループ単位で送出されます。このとき、外部装置に送出される信号は負論理となります。また、ラッチ回路上のデータは、再度OUT命令が実行されるまでその状態が保持されます。

●オプション機能

・ビット単位の出力機能

I/Oアドレスを意識しないで、任意の1点(1ビット)に対してデータを出力できます。

・グループ単位の出力機能

I/Oアドレスを意識しないで、任意の1グループ(8点単位)に対してデータを出力できます。

・出力データのモニタ機能

現在出力している信号データがわかります。

・ハンドシェイク機能

STB/ACK信号を用いたデータの通信が行えます。

・割込みコントロール機能

オプション機能使用時にハードウェア割込みが利用できます。

I/Oアドレスの設定

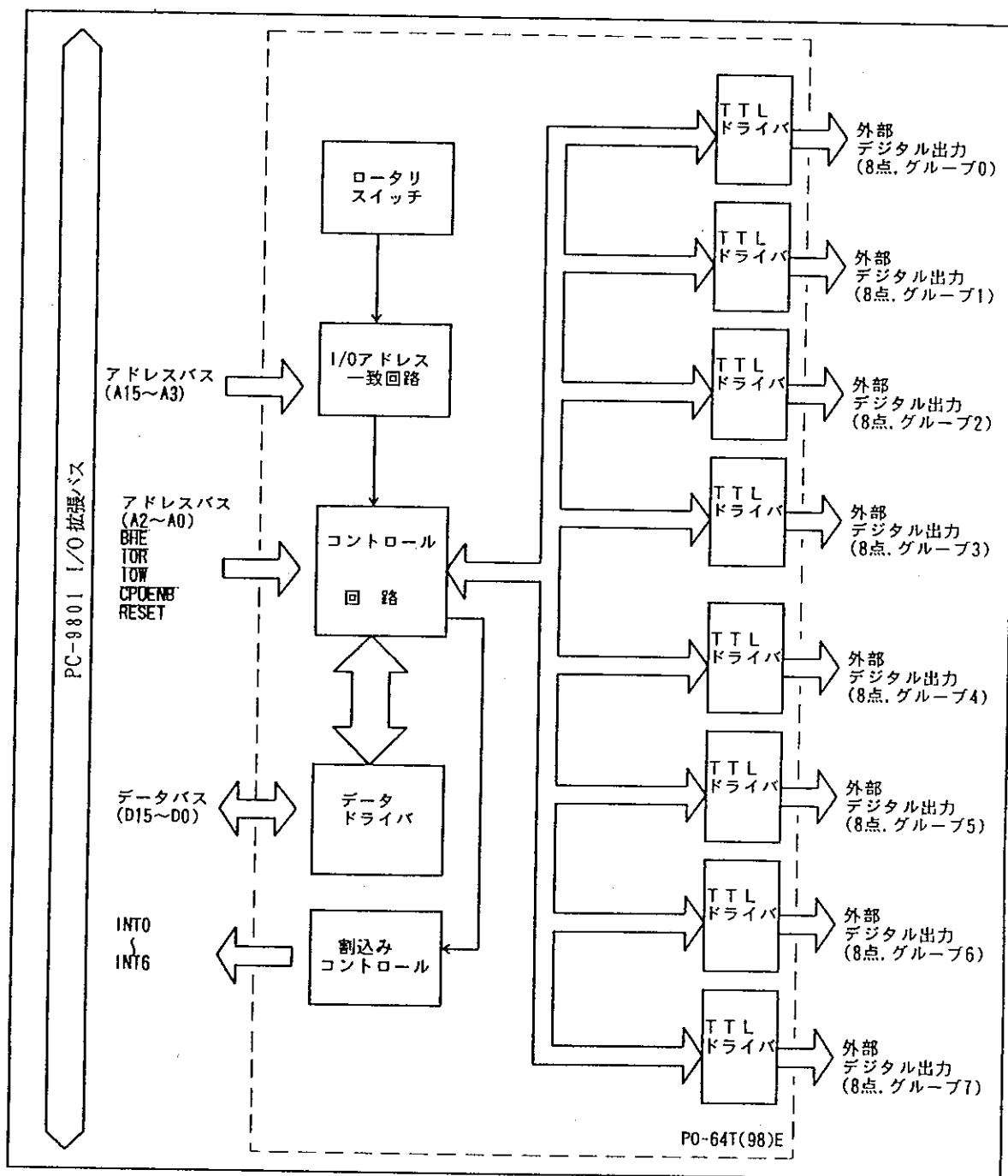
先頭I/Oアドレスは、ボード上のスイッチ(SW1～SW4)で設定します。スイッチ中央部のツマミを回転させ、先頭I/Oアドレス(16進数値)に合わせてください。

	SW 1	SW 2	SW 3	SW 4
アドレスバス	A15～A12	A11～A8	A7～A4	A3～A0
スイッチの設定				
設定値	0H	1H	0H	0H
設定可能な値	汎用出力機能使用時	0H～FH	0H～FH	0H (固定)
	オプション機能使用時	0H～EH	0H～FH	0H, 8H

上図では、先頭I/Oアドレスが0100Hに設定されており、次に示すI/Oアドレスがこのボードによって占有されます。

使用する機能	汎用入出力機能	オプション機能
占有するI/Oアドレス	0100H～0107H	0100H～0107H および 1100H～1107H

回路ブロック図



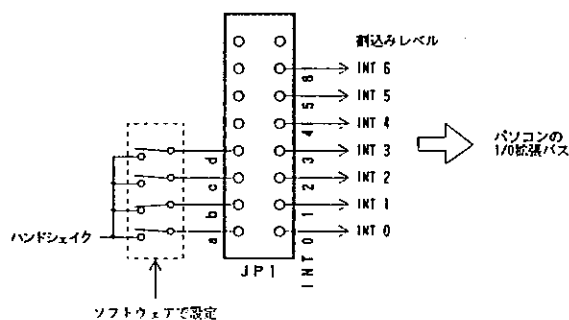
割込み信号の設定

このボードでは、オプション機能使用時のハンドシェイク信号を、割込み要求信号として使用することができます。この信号によって、割込み要求がパソコンへ出力されますので、パソコンの割込み機能を利用することができます。割込みの設定はボード上のジャンパ(JP1)で行います。

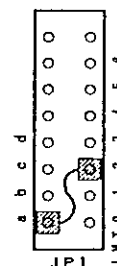
割込みを使用しないときは、入力信号を特定のレベルに接続しないように、リード線付きショートコネクタで設定してください。

割込みを使用するときは、ボード上のジャンパ(JP1)で割込みレベルを設定します。このボードで設定できる割込みレベルはINT0～INT6ですが、パソコン本体および他のボードで使用されていないレベルに設定してください。

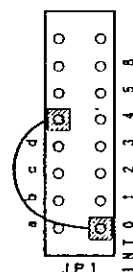
●オプション機能使用時の割込み設定



下図は、オプション機能使用時にハンドシェイク信号を端子aに割り当て、割込みレベルINT 2に接続する場合の状態を示しています。



なお、出荷時はリード線付きショートコネクタを下図のように設定しており、特定のレベルには接続されていません。



使用する機能の設定

このボードには、デジタル信号の汎用出力機能のほかに、オプション機能が用意されています。

- 汎用出力機能
デジタル信号（最大64点）を出力します。
- オプション機能
デジタル信号の出力以外に、次のようなことができます。
・出力データをモニタする。
・STB/ACK信号を利用して、データを入出力する。 など

使用する機能は、ボード上のジャンパ(JP2)で設定します。

機 能	設 定
汎用出力機能 (NORMAL)	JP2 OP ₁ [] NO ₂ [] NO ₃ []
オプション機能 (OPTION)	JP2 OP ₁ [] NO ₂ [] NO ₃ []

I/Oポートのビットアサイン

汎用出力機能使用時に、パソコンからのこのボードに対するアクセスは、8つのI/Oポートを介して行われます。ボード上のコネクタに接続される外部のデジタル信号(出力信号)が、8点を1グループとして各ポートに割り当てられています。

- 出力ポート（汎用出力機能使用時）

先頭I/O アドレス	07	06	05	04	03	02	01	00
+ 0	出力グループ 0 (+ 0 ポート)							
	O07 [1B03]	O06 [1B04]	O05 [1B05]	O04 [1B06]	O03 [1B07]	O02 [1B08]	O01 [1B09]	O00 [1B10]
+ 1	出力グループ 1 (+ 1 ポート)							
	O17 [1A03]	O16 [1A04]	O15 [1A05]	O14 [1A06]	O13 [1A07]	O12 [1A08]	O11 [1A09]	O10 [1A10]
+ 2	出力グループ 2 (+ 2 ポート)							
	O27 [1B16]	O26 [1B17]	O25 [1B18]	O24 [1B19]	O23 [1B20]	O22 [1B21]	O21 [1B22]	O20 [1B23]
+ 3	出力グループ 3 (+ 3 ポート)							
	O37 [1A16]	O36 [1A17]	O35 [1A18]	O34 [1A19]	O33 [1A20]	O32 [1A21]	O31 [1A22]	O30 [1A23]
+ 4	出力グループ 4 (+ 4 ポート)							
	O47 [2B03]	O46 [2B04]	O45 [2B05]	O44 [2B06]	O43 [2B07]	O42 [2B08]	O41 [2B09]	O40 [2B10]
+ 5	出力グループ 5 (+ 5 ポート)							
	O57 [2A03]	O56 [2A04]	O55 [2A05]	O54 [2A06]	O53 [2A07]	O52 [2A08]	O51 [2A09]	O50 [2A10]
+ 6	出力グループ 6 (+ 6 ポート)							
	O67 [2B16]	O66 [2B17]	O65 [2B18]	O64 [2B19]	O63 [2B20]	O62 [2B21]	O61 [2B22]	O60 [2B23]
+ 7	出力グループ 7 (+ 7 ポート)							
	O77 [2A16]	O76 [2A17]	O75 [2A18]	O74 [2A19]	O73 [2A20]	O72 [2A21]	O71 [2A22]	O70 [2A23]

表中のOxxは信号名を示し、[]内はコネクタの端子番号を示します。

オプション機能を使用する場合は以下のようになります。

なお、「使用不可」のポートは、ボードのコントロールには関係ありませんが、このボードによって占有されているため使用することはできません。

●入力ポート（オプション機能使用時）①

		D7	D6	D5	D4	D3	D2	D1	D0
先頭I/O アドレス	+0	グループ 0							
		I 07 [7]	I 06 [6]	I 05 [5]	I 04 [4]	I 03 [3]	I 02 [2]	I 01 [1]	I 00 [0]
+1		グループ 1							
		I 17 [15]	I 16 [14]	I 15 [13]	I 14 [12]	I 13 [11]	I 12 [10]	I 11 [9]	I 10 [8]
+2		グループ 2							
		I 27 [23]	I 26 [22]	I 25 [21]	I 24 [20]	I 23 [19]	I 22 [18]	I 21 [17]	I 20 [16]
+3		グループ 3							
		I 37 [31]	I 36 [30]	I 35 [29]	I 34 [28]	I 33 [27]	I 32 [26]	I 31 [25]	I 30 [24]
+4		グループ 4							
		I 47 [39]	I 46 [38]	I 45 [37]	I 44 [36]	I 43 [35]	I 42 [34]	I 41 [33]	I 40 [32]
+5		グループ 5							
		I 57 [47]	I 56 [46]	I 55 [45]	I 54 [44]	I 53 [43]	I 52 [42]	I 51 [41]	I 50 [40]
+6		グループ 6							
		I 67 [55]	I 66 [54]	I 65 [53]	I 64 [52]	I 63 [51]	I 62 [50]	I 61 [49]	I 60 [48]
+7		グループ 7							
		I 77 [63]	I 76 [62]	I 75 [61]	I 74 [60]	I 73 [59]	I 72 [58]	I 71 [57]	I 70 [56]

出力データの
モニタ用

[]内の数字は、各ビットの番号を示します。
ビット単位の入力を行うときは、このビット番号を使用します。

●入力ポート（オプション機能使用時）②

		D7	D6	D5	D4	D3	D2	D1	D0
先頭I/O アドレス	+1000H	ハンドシェイクステータス入力							
		不 定				INT	0BF	ACK	STB
+1001H		(使用不可)							
		ビットデータ							
+1002H		0	0	0	0	0	0	0	BDT
		(使用不可)							
+1004H		グループデータ							
		PD7	PD6	PD5	PD4	PD3	PD2	PD1	PD0
+1005H		(使用不可)							
		割込みコントロール							
+1006H		不 定	IN1	IN0	IE	IR	IS1	IS0	
		(使用不可)							
+1007H		(使用不可)							

INT, 0BF, ACK, STB :

ハンドシェイクステータスの状態を入力することができます。

BDT : 出力ポートの「ビット選択」で指定したビットに対して、データを入力することができます。

PD7~PD0 : 出力ポートの「グループ選択」で指定したグループに対して、データを入力することができます。

IN1, IN0 : 割込み出力端子を確認することができます。

IN1 IN0 : 割込み出力端子

0 0 : d

0 1 : c

1 0 : b

1 1 : a

IE : 割込み入力が一時的禁止状態かどうか、確認できます。

0 : 割込み使用

1 : 割込み禁止

IR : 割込みの入力論理の設定状態が確認できます。

IR : 外部信号 (入力信号)

0 : HIGH→LOW (0 → 1)

1 : LOW →HIGH (1 → 0)

IS1, IS0 : 割込み要因の設定状態が確認できます。

IS1 IS0 : 割込みの要因

0 0 : 設定禁止

0 1 : ハンドシェイク

1 0 : 設定禁止

1 1 : 設定禁止

デジタル入出力

●出力ポート（オプション機能使用時）①

		D7	D6	D5	D4	D3	D2	D1	D0	
先頭I/O アドレス	+0	グループ 0								CN1に出力 するデータ
		O07 [7]	O06 [6]	O05 [5]	O04 [4]	O03 [3]	O02 [2]	O01 [1]	O00 [0]	
	+1	グループ 1								
		O17 [15]	O16 [14]	O15 [13]	O14 [12]	O13 [11]	O12 [10]	O11 [9]	O10 [8]	
	+2	グループ 2								
		O27 [23]	O26 [22]	O25 [21]	O24 [20]	O23 [19]	O22 [18]	O21 [17]	O20 [16]	
	+3	グループ 3								
		O37 [31]	O36 [30]	O35 [29]	O34 [28]	O33 [27]	O32 [26]	O31 [25]	O30 [24]	
	+4	グループ 4								CN2に出力 するデータ
		O47 [39]	O46 [38]	O45 [37]	O44 [36]	O43 [35]	O42 [34]	O41 [33]	O40 [32]	
	+5	グループ 5								
		O57 [47]	O56 [46]	O55 [45]	O54 [44]	O53 [43]	O52 [42]	O51 [41]	O50 [40]	
	+6	グループ 6								
		O67 [55]	O66 [54]	O65 [53]	O64 [52]	O63 [51]	O62 [50]	O61 [49]	O60 [48]	
	+7	グループ 7								
		O77 [63]	O76 [62]	O75 [61]	O74 [60]	O73 [59]	O72 [58]	O71 [57]	O70 [56]	

表中のOxxは、信号名を示します。
また、[]内の数字は、各ビットの番号を示します。
ビット単位の出力を行うときは、このビット番号を使用します。

●出力ポート（オプション機能使用時）②

		D7	D6	D5	D4	D3	D2	D1	D0	
先頭I/O アドレス	+1000H	STB信号出力								STB
		0	0	0	0	0	0	0	0	
	+1001H	(使用不可)								
	+1002H	ビットデータ								BDT
		0	0	0	0	0	0	0	0	
	+1003H	ビット選択								
		0	0	BS5	BS4	BS3	BS2	BS1	BS0	
	+1004H	グループデータ								
		PD7	PD6	PD5	PD4	PD3	PD2	PD1	PD0	
	+1005H	グループ選択								
		0	0	0	0	0	PS2	PS1	PS0	
	+1006H	割込みコントロール								
		0	0	IN1	IN0	IE	IR	IS1	IS0	
	+1007H	(使用不可)								

STB : STB信号を出力します。

BDT : 「ビット選択」で指定したビットに対して、データを出力します。

BS5～BS0 : データを入出力したいビットのビット番号を指定します。

PD7～PD0 : 「グループ選択」で指定したグループに対して、データを出力します。

PS2～PS0 : データを入出力したいグループのグループ番号を指定します。

IN1, IN0 : 割込み出力端子を設定します。

IN1 IN0 : 割込み出力端子

0 0 : d

0 1 : c

1 0 : b

1 1 : a

IE : 割込み入力の一時的禁止を設定します。

0 : 割込み使用

1 : 割込み禁止

IR : 割込みの入力論理を設定します。

IR : 外部信号 (入力信号)

0 : HIGH→LOW (0 → 1)

1 : LOW→HIGH (1 → 0)

IS1, IS0 : 割込みの要因を設定します。

IS1 IS0 : 割込みの要因

0 0 : 設定禁止

0 1 : ハンドシェイク

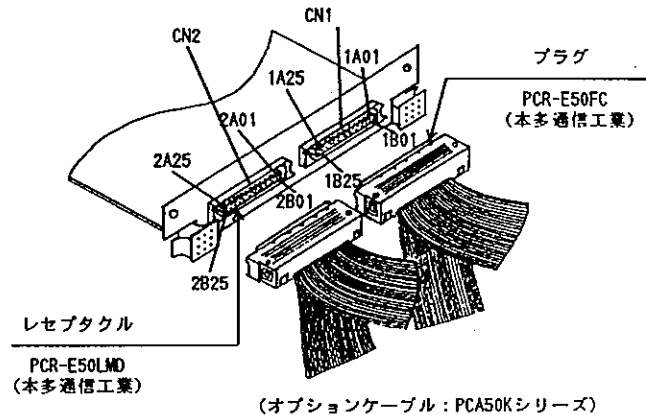
1 0 : 設定禁止

1 1 : 設定禁止

(注) 「先頭I/Oアドレス+1001H、+1007H」にデータを出力しないでください。誤動作の原因になります。

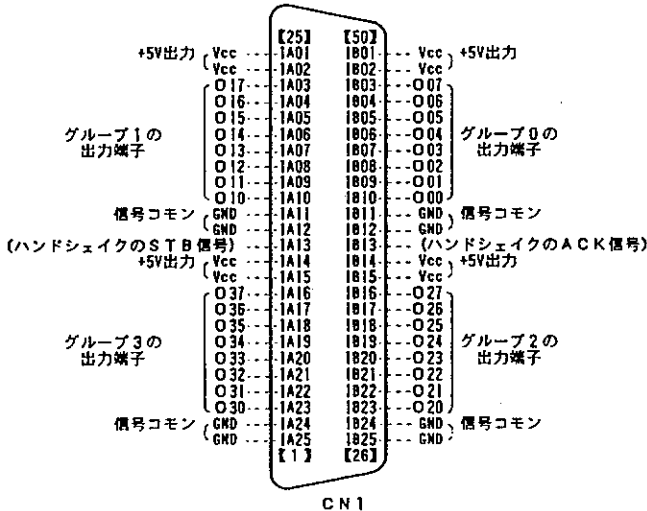
外部インターフェイス

このボードと外部機器との接続は、ボード上の2個のインターフェイスコネクタ(CN1, CN2)で行います。それぞれのコネクタには、外部機器に対するデジタル信号出力として、8点を1グループとする4つのグループ(合計32点)を接続することができます。

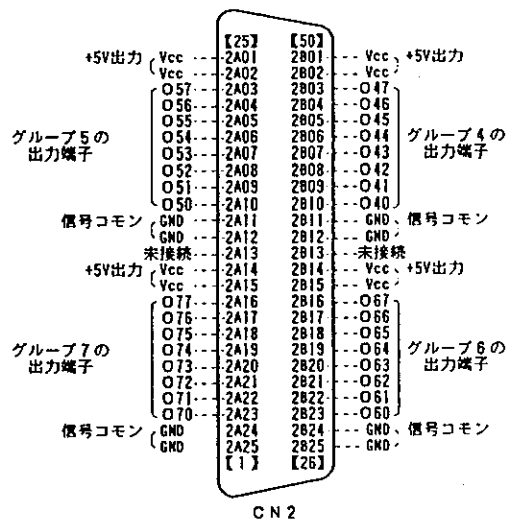
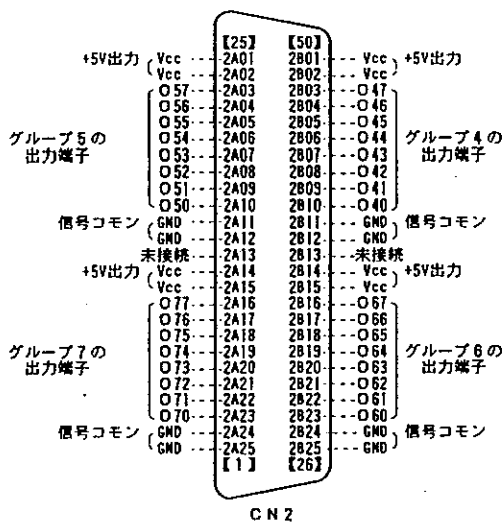
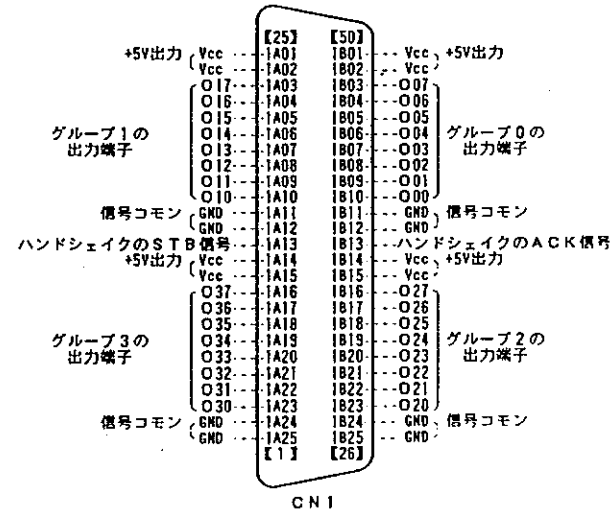


外部接続コネクタ信号配置

●汎用出力機能使用時



●オプション機能使用時



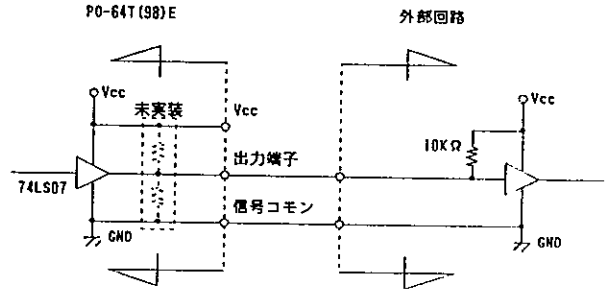
- ・「+5V出力」電源と「信号コモン」は、それぞれボード内で共通です。
- ・()内はオプション機能使用時の信号端子です。汎用出力機能使用時も「未接続」ではありません。
- ・【 】内は本多通信工業指定の端子番号です。

- ・「+5V出力」電源と「信号コモン」は、それぞれボード内で共通です。
- ・【 】内は本多通信工業指定の端子番号です。

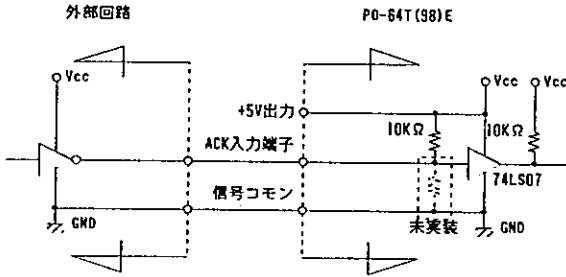
外部入出力回路

●出力部

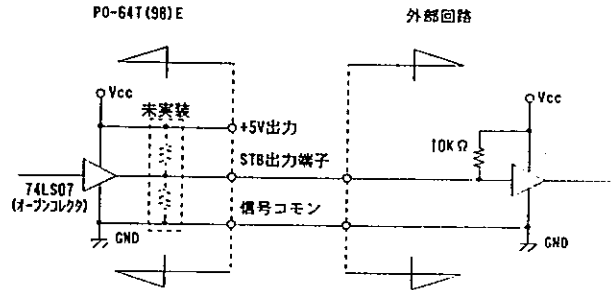
このボードのインターフェイス部の出力回路は、右図のとおりです。信号出力部はオープンコレクタ方式で、それぞれの出力信号は負論理として外部装置に送出されます。なお、それぞれの信号出力部は内部でプルアップされていませんので、外部装置側でプルアップしてください。



●ACK信号入力回路



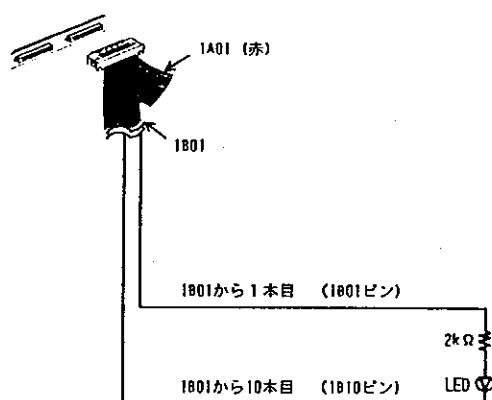
●STB信号出力回路



使用例

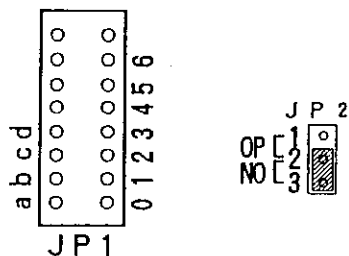
このボードの使用例として、000出力端子に接続されたLEDを周期的に点灯／消灯させるBASICプログラムを以下に示します。

このプログラムを実行させるためのLEDの接続例と、このボード上のスイッチおよびジャンパの設定条件は次のとおりです。

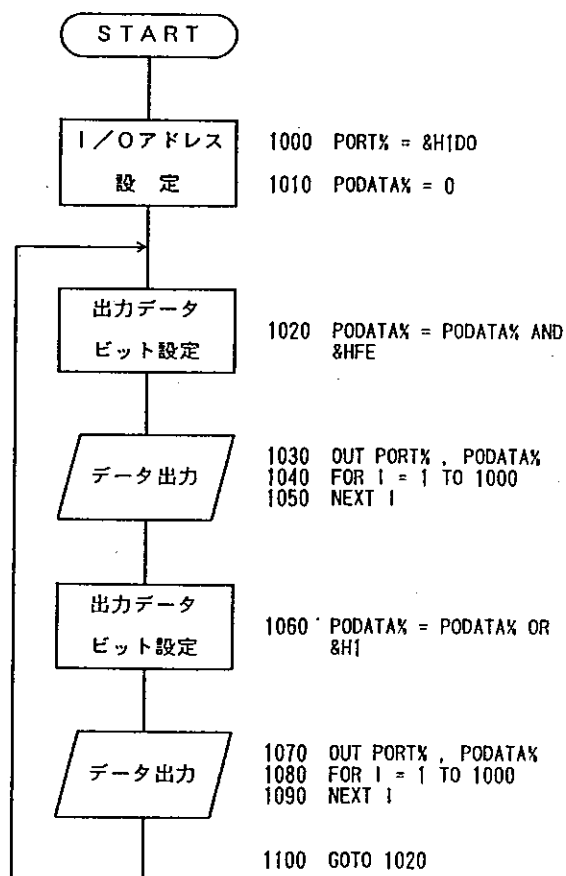


使用例の設定条件

- I/Oアドレスの設定：01D0H (SW1～SW4)
- 割込みの設定：使用しませんので、ショート (JP1) コネクタをすべて抜いてください。
- 使用機能の設定：汎用出力機能 (JP2)



フローチャート BASICプログラム



商品構成

このボードをご購入時には、次のもので構成されています。

- PO-64T(98)Eボード…………… 1
- PO-64T(98)E解説書…………… 1
- 登録カード…………… 1
- Question用紙…………… 1
- 保証書…………… 1

サポートソフトウェア

このボードをサポートするソフトウェアには、次のものがあります。

● サンプルソフトウェア (解説書にリスト掲載)

・ BASICプログラムによる使用方法サンプル

(1) I/Oアドレス01D0H, 01D1Hの出力ポートへ0と1を交互に出力するとともに、出力データをCRT画面に表示します。

・ C言語(MS-C)プログラムによる使用方法サンプル

(1) I/Oアドレス01D0H, 01D1Hの出力ポートへ0と1を交互に出力するとともに、出力データをCRT画面に表示します。

● オプションソフトウェア

・ ハンドラソフトウェア

SUPPORT-PAC(98)601 ￥36,000.-

SUPPORT-PAC(98)602 ￥36,000.-

本ボードの機能を各種高級言語を用いて有効に使用していただくためのソフトウェアです。

サポート言語はMS-C、Turbo C、Borland C、Lattice C、QuickBASIC、Naa-日本語BASIC(86)(MS-DOS版)です。MS-C、Turbo C、Borland C、Lattice C、QuickBASICは、拡張関数で制御します。また、Naa-日本語BASIC(86)(MS-DOS版)では、CALL文ステートメントで制御します。さらに、各サポート言語で記述したサンプルプログラムも添付しています。

● アプリケーションソフトウェア

・ 計測/制御、解析用ソフトウェアパッケージ

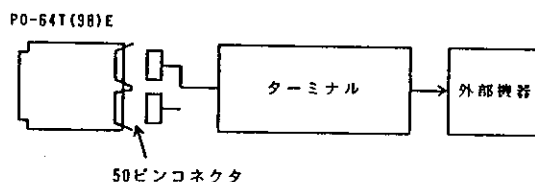
LABTECH CONTROL(98) ￥598,000.-

LABTECH NOTEBOOK(98) ￥198,000.-

汎用の計測/制御、解析用ソフトウェア。リアルタイム演算、多彩なリアルタイム波形表示、フェイリング、トリガ、ステージ、繰り返しなどの機能を持っています。データは、RS-232C、GP-IBを含む最大16のインターフェイスボードから同時に収集可能。

アクセサリ

このボード用のアクセサリとして、次のものが用意されています。アクセサリを使用することにより、ボードと外部機器との接続を、端子台を介して容易に接続することができます。外部インターフェイスコネクタは2個ですので、全点を接続する時などは2セット必要となります。



● ターミナルシリーズ

・ ボードタイプ、ネジ止め式 (圧着端子台型)

STP-50H(98)K ￥18,000.-

・ ボードタイプ、スプリングによるネジ無し結線方式 (コネクタ間のピン組替え用としても使用可)

SCP-50H(98)K ￥19,000.-

・ 盤内端子台、ネジ止め式 (圧着端子台型)

EPD-50 ￥12,500.-

● オプションケーブル

・ 50芯片端コネクタ付きフラットケーブル

PCA50K-1.5 (1.5m) ￥3,500.-

PCA50K-3 (3m) ￥4,500.-

PCA50K-5 (5m) ￥5,500.-

・ 50芯片端コネクタ付きシールドケーブル

PCA50KS-1.5 (1.5m) ￥6,800.-

PCA50KS-3 (3m) ￥8,700.-

PCA50KS-5 (5m) ￥11,000.-

・ 50芯両端コネクタ付きフラットケーブル

PCB50K-1.5 (1.5m) ￥5,800.-

PCB50K-3 (3m) ￥6,500.-

PCB50K-5 (5m) ￥7,500.-

・ 50芯両端コネクタ付きシールドケーブル

PCB50KS-1.5 (1.5m) ￥8,500.-

PCB50KS-3 (3m) ￥10,000.-

PCB50KS-5 (5m) ￥13,000.-