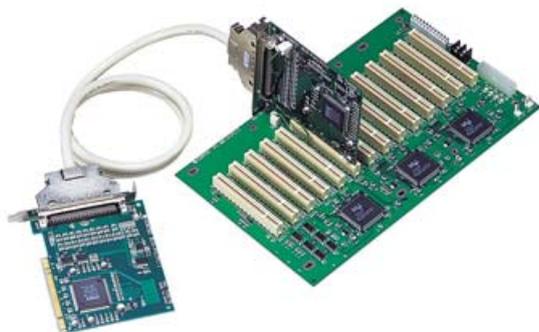


PCI バス仕様 拡張アダプタセット(13 スロット拡張用) BUF(PCI)13



製品の価格・仕様・色・デザインは、予告なしに変更することがあります。

特長

- BUS-PC(PCI)をパソコンの PCI バス拡張スロットに実装し、PC-MB14(PCI)と BUS-PAC(PCI)を PC 用ケースに実装することによって、PCI バスの拡張スロットを増設します。
- 32 ビット PCI バス Rev2.1(+5V 仕様)に対応。
- PC-MB14(PCI)の電源に ATX 電源を使用するとパソコン本体の電源と連動させることができます。

商品構成

- BUS-PC(PCI)ボード…1
- BUS-PAC(PCI)ボード…1
- PC-MB14(PCI)…1
- 接続ケーブル…1
- ATX 電源制御用ケーブル…1
- 解説書…1
- 登録カード&保証書…1
- シリアルナンバーラベル…1

制限事項

BUF(PCI)13 には、使用できるパソコンとボードに制限があります。ご使用前に必ず以下の制限事項を確認してください。

<使用可能パソコン>

BUF(PCI)13 は PCI-to-PCI Bridge によるバス延長をしています。BUF(PCI)13 の認識は、使用するパソコンに搭載されている BIOS がこの PCI-to-PCI Bridge を認識するかどうかによって異なります。

BIOS が PCI-to-PCI Bridge を認識するかどうかはパソコンメーカーにお問い合わせください。

<使用できないボード>

PC-MB14(PCI)の拡張スロットには、次に示すボードは使用できません。

- 画像表示ボード(VGA ボード)
- PCI バスを拡張するユニットを増設するためのボード
- パソコン本体の説明書に、使用できないと書かれているボード
- PCI バス仕様に準拠するボードであっても、ボードの仕様によって動作しない場合があります。

BUF(PCI)13 は、パソコン本体と接続することによって、PCI バス拡張スロットを増設する拡張バスアダプタです。

BUF(PCI)13 は次のような構成になります。

- BUS-PC(PCI) : パソコン本体に実装
 - BUS-PAC(PCI) : PC-MB14(PCI)の専用スロットに実装
 - PC-MB14(PCI) : 当社製 FA-UNIT-F8DR 等のパソコン用ケース*にマザーボードとして実装
 - ATX 電源制御用ケーブル
 - 接続ケーブル
- * PC-MB14(PCI)を実装できるパソコン用ケースの選択は、後述の PC-MB14(PCI)の外形寸法図を参照してください。実装可能な当社製品には以下のものがあります。
- FA-UNIT-F8DR
 - FA-UNIT-F8DR/M

仕様

システム仕様

項目	仕様
対応バス	32ビットPCIバスRev2.1(+5V仕様)に対応
アドレス空間	32ビットメモリアドレス、I/Oアドレス
割り込みレベル	INTA~INTD
バス動作クロック	33MHz (Max.)
付属接続ケーブル	96芯シールドケーブル、1m

BUS-PC(PCI)の仕様

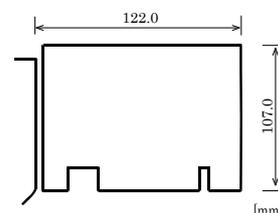
項目	仕様
消費電流 (注1)	DC 5V 700mA (Max.) (注2) (注3) DC 5V 300mA (Typ.) (注3)
使用条件	0~50°C 30~90% (ただし、結露しないこと)
外形寸法	122.0×107.0×18.5 mm
質量	100g

(注1) PC-MB14(PCD)の電源より先にパソコンの電源をONした場合、BUF(PCI)13は認識されません。

(注2) PC-MB14(PCD)の電源をONせずに、パソコンの電源だけをONした場合の消費電流です。

(注3) 電源はパソコン本体から供給されます。

ボード外形寸法

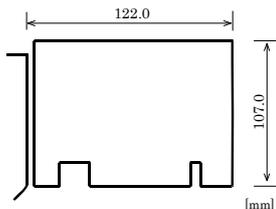


BUS-PAC(PCI)の仕様

項目	仕様
消費電流 (注1)	DC 5V 1500mA (Max.) (注2) (注3) DC 5V 900mA (Typ.) (注3)
使用条件	0~50°C 30~90% (ただし、結露しないこと)
外形寸法	122.0×107.0×18.5 mm
質量	100g

- (注1) BUS-PAC(PCD)とPC-MB14(PCD)の消費電流は、その合計値をBUS-PAC(PCD)に記載しています。
- (注2) パソコンの電源をONせずに、PC-MB14(PCD)の電源だけをONした場合の消費電流です。
- (注3) 電源はパソコン用ケースの電源から供給します。

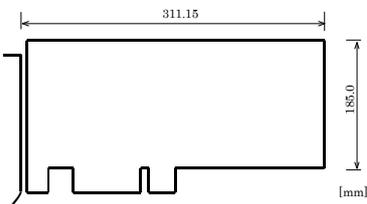
ボード外形寸法



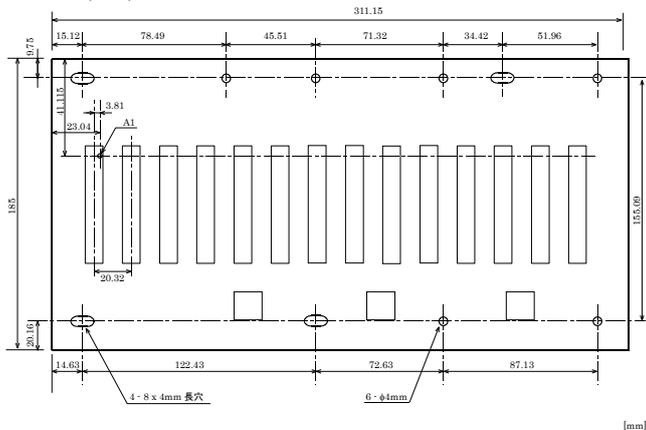
PC-MB14(PCI)の仕様

項目	仕様
ユーザー使用可能 スロット数	13スロット
消費電流	[BUS-PAC(PCD)とPC-MB14(PCD)の消費電流は、その合計値をBUS-PAC(PCD)に記載しています]
使用条件	0~50°C 30~90% (ただし、結露しないこと)
外形寸法	311.15×185.0×20.0 mm
質量	500g

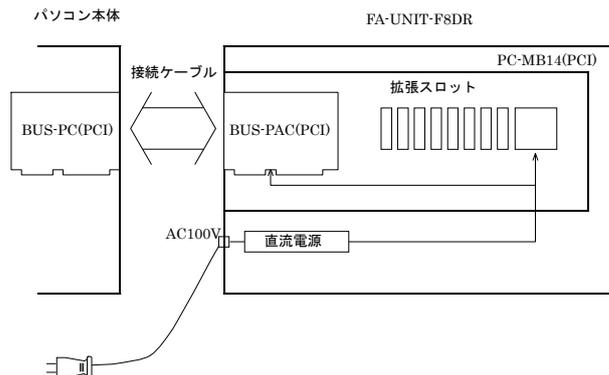
実装できるボード外形寸法



PC-MB14(PCI)の外形寸法



システムブロック図



拡張バス信号

Pin No.	Signal name	入出力方法		Note	Pin No.	Signal name	入出力方法		Note
		マスタ	ターゲット				マスタ	ターゲット	
A01	TRST*	—	—	注1	B01	+12V	—	—	注2
A02	+12V	—	—	注2	B02	TCK	—	—	注1
A03	TMS	—	—	注1	B03	Ground	—	—	注1
A04	TDI	—	—	注1	B04	TDO	—	—	注1
A05	+5V	—	—	注2	B05	+5V	—	—	注2
A06	INTA*	0	0	—	B06	+5V	—	—	注2
A07	INTC*	0	0	—	B07	INTB*	0	0	—
A08	+5V	—	—	注2	B08	INTD*	0	0	—
A09	Reserved	—	—	注1	B09	PRSNT1*	—	—	注3(LOW固定)
A10	+5V(I/O)	—	—	注2	B10	Reserved	—	—	注1
A11	Reserved	—	—	注1	B11	PRSNT2*	—	—	注3(OPEN)
A12	Ground	—	—	—	B12	Ground	—	—	—
A13	Ground	—	—	—	B13	Ground	—	—	—
A14	Reserved	—	—	注1	B14	Reserved	—	—	注1
A15	RST*	1	1	—	B15	Ground	—	—	—
A16	+5V(I/O)	—	—	注2	B16	CLK	1	1	—
A17	GNT*	1	—	—	B17	Ground	—	—	—
A18	Ground	—	—	—	B18	REQ*	0	—	—
A19	Reserved	—	—	注1	B19	+5V(I/O)	—	—	注2
A20	AD[30]	I/O	I/O	—	B20	AD[31]	I/O	I/O	—
A21	+3.3V	—	—	注2	B21	AD[29]	I/O	I/O	—
A22	AD[28]	I/O	I/O	—	B22	Ground	—	—	—
A23	AD[26]	I/O	I/O	—	B23	AD[27]	I/O	I/O	—
A24	Ground	—	—	—	B24	AD[25]	I/O	I/O	—
A25	AD[24]	I/O	I/O	—	B25	+3.3V	—	—	注2
A26	IDSEL	1	1	—	B26	C/BE[3]*	0	1	—
A27	+3.3V	—	—	注2	B27	AD[23]	I/O	I/O	—
A28	AD[22]	I/O	I/O	—	B28	Ground	—	—	—
A29	AD[20]	I/O	I/O	—	B29	AD[21]	I/O	I/O	—
A30	Ground	—	—	—	B30	AD[19]	I/O	I/O	—
A31	AD[18]	I/O	I/O	—	B31	+3.3V	—	—	注2

Pin No.	Signal name	入出力方法		Note	Pin No.	Signal name	入出力方法		Note
		マスタ	ターゲット				マスタ	ターゲット	
A32	AD[16]	I/O	I/O	—	B32	AD[17]	I/O	I/O	—
A33	+3.3V	—	—	注2	B33	C/BE[2]*	0	1	—
A34	FRAME*	0	1	—	B34	Ground	—	—	—
A35	Ground	—	—	—	B35	IRDY*	0	1	—
A36	TRDY*	1	0	—	B36	+3.3V	—	—	注2
A37	Ground	—	—	—	B37	DEVSEL*	1	0	—
A38	STOP*	1	0	—	B38	Ground	—	—	—
A39	+3.3V	—	—	注2	B39	LOCK*	0	1	—
A40	SDNONE	—	—	注1	B40	PERR*	I/O	0	—
A41	SBO*	—	—	注1	B41	+3.3V	—	—	注2
A42	Ground	—	—	—	B42	SERR*	0	0	—
A43	PAR	I/O	I/O	—	B43	+3.3V	—	—	注2
A44	AD[15]	I/O	I/O	—	B44	C/BE[1]*	0	1	—
A45	+3.3V	—	—	注2	B45	AD[14]	I/O	I/O	—
A46	AD[13]	I/O	I/O	—	B46	Ground	—	—	—
A47	AD[11]	I/O	I/O	—	B47	AD[12]	I/O	I/O	—
A48	Ground	—	—	—	B48	AD[10]	I/O	I/O	—
A49	AD[09]	I/O	I/O	—	B49	Ground	—	—	—
A50	CONNECTOR KEY	—	—	5 Volt Key	B50	CONNECTOR KEY	—	—	5 Volt Key
A51	CONNECTOR KEY	—	—	5 Volt Key	B51	CONNECTOR KEY	—	—	5 Volt Key
A52	C/BE[0]*	0	1	—	B52	AD[08]	I/O	I/O	—
A53	+3.3V	—	—	注2	B53	AD[07]	I/O	I/O	—
A54	AD[06]	I/O	I/O	—	B54	+3.3V	—	—	注2
A55	AD[04]	I/O	I/O	—	B55	AD[05]	I/O	I/O	—
A56	Ground	—	—	—	B56	AD[03]	I/O	I/O	—
A57	AD[02]	I/O	I/O	—	B57	Ground	—	—	—
A58	AD[00]	I/O	I/O	—	B58	AD[01]	I/O	I/O	—
A59	+5V(I/O)	—	—	注2	B59	+5V(I/O)	—	—	注2
A60	REQ64*	—	—	注3(H固定)	B60	ACK64*	—	—	注3(H固定)
A61	+5V	—	—	注2	B61	+5V	—	—	注2
A62	+5V	—	—	注2	B62	+5V	—	—	注2

信号名の後にあるアスタリスク「*」は、アクティブローを示します。

- 注1: この信号は、未接続(OPEN)となっており、パソコン本体と独立しています。
- 注2: この信号は、パソコン本体と独立しており、PC-MB14(PCD)の電源仕様には依存しません。
- 注3: この信号は、パソコン本体と独立しており、バッファボード独自の処理をしています。

注意事項

- パソコン本体と PC-MB14(PCI)のパソコン用ケースのフレームグラウンドは、太い電線でグラウンドに落としてください。
- BUF(PCI)13 でさらに拡張スロットを増設する際には、パソコン本体の拡張スロットに BUS-PC(PCI)を実装してください。増設した拡張スロットからの増設はできません。

